

Bestätigung

von Produkten für qualifizierte elektronische Signaturen

gemäß §§ 15 Abs. 7 S. 1, 17 Abs. 4 Gesetz über Rahmenbedingungen für elektronische Signaturen¹ und §§ 11 Abs. 2 und 15 Signaturverordnung²

Nachtrag Nr. 1 zur Bestätigung
T-Systems.02166.TE.07.2008 vom 18.07.2008

T-Systems GEI GmbH
- Zertifizierungsstelle -
Rabinstr.8, 53111 Bonn

**bestätigt hiermit gemäß
§§ 15 Abs. 7 S. 1, 17 Abs. 1 SigG sowie §§ 15 Abs. 1 und 4, § 11 Abs. 3 SigV,
dass für die**

**Signaturerstellungseinheit
„ACOS EMV-A04V1“**

die o.g. Bestätigung wie folgt erweitert wurde:

Deaktivierung der „Inverse EEPROM Error Correction Attack Detection“ (gleichnamige Option in der Order Form für den zugrunde liegenden Chip NXP SmartMX P5CC037V0A) ist zulässig.

Bonn, den 18.12.2008

(Dr. Heinrich Kersten)

 T-Systems

Die T-Systems GEI GmbH – Zertifizierungsstelle - ist gemäß der Veröffentlichung im Bundesanzeiger Nr. 31 vom 14. Februar 1998, Seite 1787, zur Erteilung von Bestätigungen für Produkte gemäß § 15 Abs. 7 S. 1 (oder § 17 Abs. 4) SigG ermächtigt.

¹ Signaturgesetz vom 16. Mai 2001 (BGBl. I S. 876), zuletzt geändert durch Artikel 4 des Gesetzes vom 26. Februar 2007 (BGBl. Jahrgang 2007, Teil I S. 179)

² Verordnung zur elektronischen Signatur (Signaturverordnung – SigV), zuletzt geändert durch Artikel 9 Abs. 18 des Gesetzes vom 23. November 2007 (BGBl. I S. 2631)